



---

Manuel Prieto Matias es Profesor Titular de Universidad en el Departamento de Arquitectura de Computadores y Automática. Obtuvo su grado de doctor en la Universidad Complutense de Madrid (UCM) el año 2000, con una tesis sobre paralelización y optimización de métodos numéricos en multiprocesadores y clusters codirigida por los profesores Francisco Tirado Fernández e Ignacio Martín Llorente. Desde el año 2010 es el Vicedecano de Relaciones Externas e Investigación de la Facultad de Informática de la UCM.

Ha desarrollado su actividad investigadora en el grupo ArTeCS de la Universidad Complutense de Madrid, participando en más de 20 proyectos de investigación y transferencia financiados por el plan nacional de I+D, la Unión Europea y varias empresas nacionales e internacionales. Ha sido/es el investigador principal del grupo ArTeCS en los dos últimos Proyectos Competitivos del Plan Nacional de I+D en los que ha participado/participa dicho grupo (convocatorias TIN 2012 y TIN2015).

Su investigación se ha centrado en la explotación y diseño de sistemas de alto rendimiento, el Software de sistema para arquitecturas multicore y en la generación y optimización de código. Entre sus aportaciones más citadas durante los últimos 10 años destacan sus trabajos sobre el diseño y la implementación de nuevas estrategias de planificación para procesadores multicores asimétricos y sobre extracción y explotación de paralelismo SIMD.

Ha codirigido 12 tesis doctorales y es co-autor de más de un centenar de trabajos en revistas y congresos internacionales con proceso de revisión, con mas de 40 trabajos en revistas indexadas en el JCR.

Desde el año 2014, está acreditado por la ANECA para la figura de Catedrático de Universidad.