



---

Guillermo Botella Juan es Licenciado en CC. Físicas (1999), Ingeniero en Electrónica (2002) y Doctor en CC. Físicas (2007) por la Universidad de Granada. Desde 2004 es profesor del Departamento de Arquitectura de Computadores y Automática de la Universidad Complutense de Madrid, donde obtuvo la plaza de Profesor Contratado Doctor en noviembre de 2009. Desde Marzo de 2013 está acreditado por ANECA a profesor Titular de Universidad.

Centra su interés investigador en el diseño y aceleración de sistemas para procesamiento, transmisión y seguridad de imágenes/vídeo en entornos multimedia, así como arquitecturas de alto rendimiento y paralelismo. Trabaja actualmente GPGPUs, Manycores, Sistemas Empotrados, FPGAs, donde se están realizando actualmente esfuerzos en el diseño de circuitos con FPGAs para diferentes aplicaciones mediante el estándar OpenCL y su comunicación/sincronización inalámbrica. Ha participado en 11 proyectos y contratos de investigación, americanos, europeos, nacionales y autonómicos, de forma continuada en el periodo 2002-2017. Ha realizado estancias gracias a convocatorias competitivas nacionales y europeas en la University College of London (Reino Unido) durante 2003-2004 y en la FAMU-FSU College of Engineering, Florida State University, durante los cursos 2008-2012 con un total de 21 meses. Es revisor habitual de artículos para revistas relacionadas con la implementación en hardware de circuitos relacionados con el procesamiento y transmisión de señal, como IEEE Transactions on Image processing, IEEE Transactions on Very Large Scale Integration, IEEE Transactions on Circuits and Systems for Video Technology, IEEE Transactions on Signal Processing entre otras.

Adicionalmente ha actuado en 2015-2017 como evaluador de Proyectos de la Comunidad de Madrid, en el marco RIS3. Ha participado como evaluador de tesis doctorales en la Univ. de Reading (Reino Unido), Univ. de New South Wales (Australia), además de varias tesis doctorales de ámbito nacional.