



---

Daniel Mozos Muñoz es licenciado en Ciencias Físicas por la Universidad Complutense de Madrid desde 1986, y doctor en por la misma universidad desde 1992. Ha sido profesor titular en el Departamento de Arquitectura de Computadores y Automática entre 1993 y 2011, y desde 2011 ocupa una plaza de catedrático de universidad en el mismo departamento.

Su investigación se ha centrado en el diseño de hardware en múltiples facetas. Comenzó realizando estudios sobre Síntesis de Alto Nivel y Codiseño Hardware-Software y desde el 2001 trabaja en temas relacionado con el diseño con FPGA, en un primer momento en aspectos de planificación, rendimiento y consumo y en la actualidad en el uso de las FPGA para el tratamiento de imágenes hiperespectrales.

Es el director del grupo de investigación complutense GHADIR (Gestión de Hardware Reconfigurable). Ha participado en proyectos de investigación competitivos desde su incorporación a la universidad; es autor de más de un buen número de publicaciones en las revistas más relevantes de su área y ha (co)dirigido ocho tesis doctorales, y está codirigiendo otras dos.

Ha sido Vicedecano de Estudios de la Facultad de Informática en dos periodos entre 1997 y 2002 y posteriormente entre 2017 y 2010. Entre 2010 y 2018 ha sido Decano de la Facultad de Informática de la UCM.